# 日本国特許庁 JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出願年月日

Date of Application:

2003年 5月 9日

出 願 番 号

Application Number:

特願2003-131402

[ ST.10/C ]:

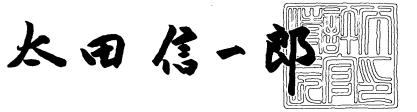
[JP2003-131402]

出 願 人 Applicant(s):

株式会社豊田自動織機

2003年 5月30日

特許庁長官 Commissioner, Japan Patent Office



## 特2003-131402

【書類名】 特許願

【整理番号】 K23285

【提出日】 平成15年 5月 9日

【あて先】 特許庁長官殿

【国際特許分類】 H01L 23/36

【発明者】

【住所又は居所】 愛知県刈谷市豊田町2丁目1番地 株式会社豊田自動織

機内

【氏名】 杉山 知平

【発明者】

【住所又は居所】 愛知県刈谷市豊田町2丁目1番地 株式会社豊田自動織

機内

【氏名】 木下 恭一

【発明者】

【住所又は居所】 愛知県刈谷市豊田町2丁目1番地 株式会社豊田自動織

機内

【氏名】 吉田 貴司

【発明者】

【住所又は居所】 愛知県刈谷市豊田町2丁目1番地 株式会社豊田自動織

機内

【氏名】 工藤 英弘

【発明者】

【住所又は居所】 愛知県刈谷市豊田町2丁目1番地 株式会社豊田自動織

機内

【氏名】 河野 栄次

【特許出願人】

【識別番号】 000003218

【氏名又は名称】 株式会社豊田自動織機

【代理人】

【識別番号】 100057874

【弁理士】

【氏名又は名称】 曾我 道照

【選任した代理人】

【識別番号】 100110423

【弁理士】

【氏名又は名称】 曾我 道治

【選任した代理人】

【識別番号】 100084010

【弁理士】

【氏名又は名称】 古川 秀利

【選任した代理人】

【識別番号】 100094695

【弁理士】

【氏名又は名称】 鈴木 憲七

【選任した代理人】

【識別番号】 100111648

【弁理士】

【氏名又は名称】 梶並 順

【選任した代理人】

【識別番号】 100117776

【弁理士】

【氏名又は名称】 武井 義一

【先の出願に基づく優先権主張】

【出願番号】

特願2002-221092

【出願日】

平成14年 7月30日

【手数料の表示】

【予納台帳番号】 000181

【納付金額】

21,000円

【提出物件の目録】

【物件名】

明細書 1

【物件名】

図面 1

【物件名】

要約書 1

【包括委任状番号】 0110049

【プルーフの要否】

要

## 【書類名】 明細書

【発明の名称】 低膨張材料の製造方法及び低膨張材料を用いた半導体装置【特許請求の範囲】

【請求項1】 金型内に未焼結のSiC粉体を充填し、

その金型内でAlあるいはSi含有Al合金の溶湯を鋳造する

ことを特徴とする低膨張材料の製造方法。

【請求項2】 金型内のSiC粉体の体積率、溶湯のSi含有率及び溶湯温度を選択することにより12×10<sup>-6</sup>/K以下の熱膨張係数及び200W/m・K以上の熱伝導率を有する低膨張材料を製造する請求項1に記載の低膨張材料の製造方法。

【請求項3】 溶湯温度を、使用するAlあるいはSi含有Al合金の融点 より50度以上高い温度とする請求項2に記載の低膨張材料の製造方法。

【請求項4】 互いに粒径の異なる少なくとも2種以上のSiC粉体を金型内に最密充填する請求項1~3のいずれか一項に記載の低膨張材料の製造方法。

【請求項5】 請求項1~4のいずれか一項に記載の製造方法により製造された低膨張材料から形成された基板と、

前記基板の上に搭載された半導体素子と

を備えたことを特徴とする半導体装置。

【請求項6】 前記基板の表面上に絶縁層及び配線層が順次形成され、前記 半導体素子は前記配線層の上にはんだを介して接合されている請求項5に記載の 半導体装置。

【請求項7】 回路基板と、

請求項1~4のいずれか一項に記載の製造方法により製造された低膨張材料から形成され且つ前記回路基板の上に接合されたヒートスプレッダと、

前記ヒートスプレッダの上に搭載された半導体素子と

を備えたことを特徴とする半導体装置。

【請求項8】 前記回路基板は金属基板の表面上に絶縁層及び配線層が順次 形成された構造を有し、前記ヒートスプレッダは前記配線層の上にはんだを介し て接合され、前記半導体素子は前記ヒートスプレッダの上にはんだを介して接合 されている請求項7に記載の半導体装置。

【請求項9】 回路基板と、

前記回路基板の上に搭載された半導体素子と、

請求項1~4のいずれか一項に記載の製造方法により製造された低膨張材料から形成され且つ前記回路基板の下に接合された放熱板と

を備えたことを特徴とする半導体装置。

【請求項10】 前記回路基板はセラミックスからなる基板の両面にそれぞれA1配線層が形成された構造を有し、前記放熱板は一方のA1配線層の表面上にはんだを介して接合され、前記半導体素子は他方のA1配線層の表面上にはんだを介して接合されている請求項9に記載の半導体装置。

### 【発明の詳細な説明】

[0001]

【発明の属する技術分野】

この発明は、低膨張材料の製造方法に係り、特に優れた熱伝導率を有しながらも熱膨張係数の小さな材料を製造する方法に関する。

また、この発明は、このような低膨張材料からなる基板を用いた半導体装置に も関している。

[0002]

【従来の技術】

従来の半導体装置の構成を図9に示す。A1から形成された基板1の表面上に 絶縁層2及び配線層3を順次形成することによりA1回路基板Aが形成されてい る。そして、配線層3の上にはんだ4を介して半導体素子5が接合されている。

基板1は熱伝導率の優れたA1から形成されているため、半導体素子5で発生 した熱は配線層3及び絶縁層2を経て基板1へ伝わった後、この基板1から効率 よく外部へ放散される。

[0003]

ところが、半導体素子5に使用されているSi等の半導体材料と基板1を形成するA1とでは、互いの熱膨張係数が大きく異なり、このため温度変化に対してA1回路基板Aと半導体素子5との間に熱応力が発生することが知られている。

熱応力が大きくなると、半導体素子5に反りが発生したり、半導体素子5を接合するはんだ4に亀裂を生じる虞がある。

そこで、例えば自動車等、温度差が激しい環境で使用される半導体装置にあっては、半導体素子5とA1回路基板Aとの間にヒートスプレッダ等の応力緩和材を組み付けることにより熱応力の緩和を図ることが行われている。

[0004]

しかしながら、このような応力緩和材の組み付けは、半導体装置の部品点数を 増加して複雑化するだけでなく、半導体装置全体の熱抵抗が増加するという問題 を引き起こしてしまう。

また、例えば特許文献1には、SiC多孔体中にA1またはA1合金を含浸させて低熱膨張の複合材料を製造し、この複合材料からなる基板を用いることにより半導体装置内の熱応力を緩和することが提案されている。ところが、多孔体を形成するためには、SiC粉体をバインダーと共に成形して焼結し、その後SiC多孔体中に溶融したA1またはA1合金を溶浸させる必要があり、製造工程が複雑化すると共に製造コストが高くなるという問題がある。

[0005]

【特許文献1】

特開2001-181066号公報

[0006]

【発明が解決しようとする課題】

この発明はこのような問題点を解消するためになされたもので、優れた熱伝導率を有しながらも熱膨張係数の小さな低膨張材料を容易に且つ低コストで得ることができる低膨張材料の製造方法を提供することを目的とする。

また、この発明は、このような低膨張材料を用いて熱応力を緩和した半導体装置を提供することも目的としている。

[0007]

【課題を解決するための手段】

この発明に係る低膨張材料の製造方法は、金型内に未焼結のSiC粉体を充填し、その金型内でAlあるいはSi含有Al合金の溶湯を鋳造する方法である。

未焼結のSiC粉体が充填された金型内でA1材の溶湯を鋳造するだけで、低い 熱膨張係数と優れた熱伝導率を有する低膨張材料が容易に製造される。

金型内のSiC粉体の体積率、溶湯のSi含有率及び溶湯温度を選択することにより12×10<sup>-6</sup>/K以下の熱膨張係数及び200W/m・K以上の熱伝導率を有する低膨張材料を製造することができる。

なお、溶湯温度を、使用するAlあるいはSi含有Al合金の融点より50度以上高い温度とすることが好ましい。また、好ましくは、互いに粒径の異なる少なくとも2種以上のSiC粉体が金型内に最密充填される。

[0008]

また、この発明に係る第1の半導体装置は、上記の方法により製造された低膨 張材料から形成された基板と、基板の上に搭載された半導体素子とを備えたもの である。基板が低い熱膨張係数と優れた熱伝導率を有するため、応力緩和材を用 いなくても半導体装置内の熱応力が緩和されると共に半導体素子からの放熱が効 率よくなされる。

なお、基板の表面上に絶縁層及び配線層を順次形成し、半導体素子を配線層の 上にはんだを介して接合することができる。

[0009]

この発明に係る第2の半導体装置は、回路基板と、上記の方法により製造された低膨張材料から形成され且つ回路基板の上に接合されたヒートスプレッダと、ヒートスプレッダの上に搭載された半導体素子とを備えたものである。ヒートスプレッダが低い熱膨張係数と優れた熱伝導率を有するため、回路基板と半導体素子との間に発生する熱応力が緩和されると共に半導体素子からの放熱が効率よくなされる。

なお、回路基板として金属基板の表面上に絶縁層及び配線層が順次形成された 構造のものを用い、ヒートスプレッダを配線層の上にはんだを介して接合し、半 導体素子をヒートスプレッダの上にはんだを介して接合することができる。

[0010]

この発明に係る第3の半導体装置は、回路基板と、回路基板の上に搭載された 半導体素子と、上記の方法により製造された低膨張材料から形成され且つ回路基 板の下に接合された放熱板とを備えたものである。放熱板が低い熱膨張係数と優れた熱伝導率を有するため、回路基板と放熱板との間に発生する熱応力が緩和されると共に半導体素子からの放熱が効率よくなされる。

なお、回路基板としてセラミックスからなる基板の両面にそれぞれA1配線層が形成された構造のものを用い、放熱板を一方のA1配線層の表面上にはんだを介して接合し、半導体素子を他方のA1配線層の表面上にはんだを介して接合することができる。

[0011]

# 【発明の実施の形態】

以下、この発明の実施の形態を添付図面に基づいて説明する。

実施の形態1.

実施の形態 1 に係る低膨張材料の製造方法においては、まず、金型の内部に未焼結の S i C 粉体が充填される。このとき、互いに粒径の異なる少なくとも 2 種以上の S i C 粉体を用いて金型内に最密充填すると、金型内における S i C 粉体の体積率が高くなる。ここで、純 A 1 A 1 A 1 A 2 B 0 B 0 B 0 B 0 B 2 B 0 B 1 B 2 B 1 B 2 B 2 B 1 B 2 B 2 B 3 B 4 B 4 B 4 B 5 B 1 B 6 B 6 B 6 B 4 B 5 B 6 B 7 B 6 B 7 B 8 B 8 B 8 B 8 B 8 B 8 B 8 B 8 B 9 B

[0012]

このようにSiC粉体が充填された金型にA1あるいはSiを含有するA1合金の溶湯を注入して高圧鋳造することにより、低膨張材料が製造される。SiC粉体の間にA1が溶浸するため、このA1によって伝熱経路が形成され、高い熱伝導率が得られる。

SiC粉体を焼結することなく金型内に充填してAlあるいはSi含有Al合金の鋳造を行うため、製造工程が簡略化するだけでなく、併せて製造コストの低減もなされることとなる。

[0013]

実施例1

平均粒径100μmのSiC粉体と平均粒径8μmのSiC粉体とを7:3の

割合で混合して金型内に充填すると、SiC粉体の体積率は70%となる。この 状態で、以下の表1に示されるサンプルS1~S4のように、A1材として互い にSi含有率が異なる4種類の材料を使用し、それぞれの金型予熱温度/溶湯温 度(以下、金型/溶湯温度とする)により金型内にA1材の溶湯を注入して高圧 鋳造することにより低膨張材料を製造した。なお、金型の予熱は鋳造時の熱効率 を高めるためのものである。

[0014]

【表1】

表 1

	AI材	Si 含有率 [wt%]	SiC 体積率 [%]	金型/溶湯 温度 [℃]	熟膨張係数 [×10 <sup>-6</sup> /K]	熱伝導率 [W/mK]
S1	A1050	0	70	700/800	8.07	261
S2	AC4C	7	70	700/700	7.5	250
S3	ADC14	17	70	800/800	6.66	210
S4	AC9A	23	70	950/950	6.26	204

[0015]

すなわち、サンプルS1では純A1 (A1050)を用いて700/800℃の金型/溶湯温度で鋳造し、サンプルS2ではSi含有率7wt%のA1合金(AC4C)を用いて700/700℃の金型/溶湯温度で鋳造し、サンプルS3ではSi含有率17wt%のA1合金(ADC14)を用いて800/800℃の金型/溶湯温度で鋳造し、サンプルS4ではSi含有率23wt%のA1合金(AC9A)を用いて950/950℃の金型/溶湯温度で鋳造した。なお、サンプルS4は、金型予熱温度及び溶湯温度を高温としてA1とSiCとの間の反応を促進させ、低い熱膨張係数を有するSiを析出させようとしたものである。

[0016]

ここで、サンプルS1で製造された低膨張材料の顕微鏡写真を図1に示す。大きなSiC粉体の周りに小さなSiC粉体が存在し、これらSiC粉体の間にA

1が溶浸している様子が示されている。このサンプルS1の低膨張材料の物性を測定したところ、熱膨張係数は8.07×10 $^{-6}$ /K、熱伝導率は261W/m・Kであった。純A1(A1050)の熱膨張係数25.00×10 $^{-6}$ /K及び熱伝導率234W/m・Kと比較すると、サンプルS1で製造された低膨張材料は純A1と同程度の優れた熱伝導率を維持しつつ熱膨張係数を大幅に低下したものであることが分かる。

## [0017]

### [0018]

また、サンプルS2及びS3で製造された低膨張材料についても、その物性を 測定したところ、表1に示すように低い熱膨張係数と優れた熱伝導率を有してい た。

サンプルS  $1\sim$ S 4 の低膨張材料について、A 1 材のS i 含有率に対する熱膨 張係数の値をグラフに表すと、図 3 のようになった。A 1 材のS i 含有率が増加 するほど、製造される低膨張材料の熱膨張係数は低下し、A 1 材のS i 含有率と 金型/溶湯温度を調整することにより熱膨張係数を約  $6\times10^{-6}$  / K  $\sim$   $8\times10^{-6}$  / K の間で変更することができた。

### [0019]

図4にA1-Siの平衡状態図を示す。A1材におけるA1とSiの組成比が 共晶組成を超える値となる場合には、SiCから析出したSiが溶湯内に入るた めにA1材の融点が上昇する。そこで、このSiの析出による融点の上昇を考慮 して、溶湯温度はA1材の融点より例えば50度以上高い温度とすることが好ま しい。 [0020]

## 実施例2

以下の表2に示されるサンプルS5~S8のように、平均粒径100μmのSi C粉体と平均粒径8μmのSi C粉体を混合体積比がそれぞれ7:3、3:7、9:1、10:0となるように混合して金型に充填した後、純A1(A1050)の溶湯を金型内に注入して高圧鋳造することにより低膨張材料を製造した。なお、金型/溶湯温度はサンプルS5~S8のいずれにおいても700/800℃とした。

[0021]

【表2】

表 2

	AI材	混合体積比 100μm:8μm	SiC 体積率 [%]	熱膨張係数 [×10 <sup>-6</sup> /K]	熱伝導率 [W/mK]
<b>S</b> 5	A1050	7:3	70	8.07	261
S6	A1050	3:7	54	11.7	240
<b>S</b> 7	A1050	9:1	65	10	281
S8	A1050	10:0	56	12.1	281

[0022]

サンプルS5~S8で製造された低膨張材料のそれぞれについて、その物性を 測定したところ、表2に示すように低い熱膨張係数と優れた熱伝導率を有してい た。

[0023]

上記の実施例1及び2に例示したように、金型内のSiC粉体の体積率、溶湯のSi含有率すなわち溶湯の種類、及び溶湯温度を選択することにより、熱膨張係数4. $5\times10^{-6}$ /KのSiCと熱膨張係数25. $0\times10^{-6}$ /KのA1と熱膨張係数2. $6\times10^{-6}$ /Kの析出するSiとを組み合わせて、使用目的に適応した所望の熱膨張係数、例えば $6\times10^{-6}$ /K $\sim$ 12 $\times$ 10 $^{-6}$ /Kの熱膨張係数と200W/m・K以上の熱伝導率とを有する低膨張材料の製造が可能となる。

[0024]

なお、この実施の形態1で製造される低膨張材料の熱膨張係数は、金型内のSiC粉体の体積率、溶湯のSi含有率及び溶湯温度に依存し、鋳造方法には関わらない。従って、上記の高圧鋳造の他、ダイカスト法、酸素雰囲気ダイカスト法(PF法)、減圧鋳造法等の各種の方法を用いることができる。

[0025]

実施の形態 2.

図6にこの発明の実施の形態2に係る半導体装置の構成を示す。上述した実施の形態1の方法により、例えば6×10<sup>-6</sup>/K~12×10<sup>-6</sup>/Kの熱膨張係数及び200W/m・K以上の熱伝導率を有する低膨張材料からなる基板6を形成する。この基板6の表面上に絶縁層2及び配線層3を順次形成することによりA1/SiC回路基板Bが形成されている。そして、配線層3の上にはんだ4を介して半導体素子5が接合されている。

[0026]

半導体素子5としては各種の素子があるが、例えばチップ抵抗は7×10<sup>-6</sup> / K程度の、チップコンデンサは10×10<sup>-6</sup> / K程度の、Si半導体回路チップは2.6×10<sup>-6</sup> / K程度の熱膨張係数をそれぞれ有している。そこで、搭載される半導体素子5の熱膨張係数に近い熱膨張係数を有する基板6を製造し、この基板6により形成されたA1/SiC回路基板Bの上に半導体素子5を搭載する。これにより、半導体素子5とA1/SiC回路基板Bとの間にヒートスプレッダ等の応力緩和材を組み付けなくても、温度変化に対してA1/SiC回

路基板Bと半導体素子5との間に大きな熱応力が発生することを防止することができる。従って、自動車等の温度差が激しい環境で用いても、半導体素子5に反りが発生したり、はんだ4に亀裂が生じる虞がなく、信頼性の高い半導体装置が実現される。また、ヒートスプレッダを用いないため、部品点数が減少し、半導体装置構造が簡素となり、組み付け工数やコスト低減といった効果ももたらされる。

## [0027]

また、基板6は純A1と同程度の高い熱伝導率を有しているので、放熱性の優れた半導体装置となる。特に、ヒートスプレッダ等の応力緩和材が不要となるので、半導体装置全体の熱抵抗の減少が可能となる。

#### [0028]

図7に実施の形態2の変形例に係る半導体装置の構成を示す。この半導体装置は、実施の形態1の方法により低い熱膨張係数と優れた熱伝導率を有する低膨張材料からなるヒートスプレッダ7を製造し、図9に示した基板1、絶縁層2及び配線層3からなるA1回路基板Aの上に低温はんだ8を介してヒートスプレッダ7を接合し、さらにヒートスプレッダ7の上に高温はんだ9を介して半導体素子5を接合したものである。ヒートスプレッダ7の存在により、半導体素子5からの放熱性が向上すると共にA1回路基板Aと半導体素子5との間に発生する熱応力が緩和される。

### [0029]

図8に実施の形態2の他の変形例に係る半導体装置の構成を示す。この半導体装置は、実施の形態1の方法により低い熱膨張係数と優れた熱伝導率を有する低膨張材料からなる放熱板10を製造し、セラミックス回路基板Cの下面にはんだ11を介して放熱板10を接合すると共にセラミックス回路基板Cの上面にはんだ4を介して半導体素子5を接合したものである。なお、セラミックス回路基板Cは、A1N、アルミナ等のセラミックスからなる基板12の両面にそれぞれA1配線層13及び14が形成された構造を有している。

#### [0030]

セラミックス回路基板Cの熱膨張係数は $5 \times 10^{-6}$  / K程度であるので、金

型内のSiC粉体の体積率、溶湯のSi含有率及び溶湯温度を選択することにより、この値に近い熱膨張係数を有する放熱板10を製造してセラミックス回路基板Cに接合すれば、半導体素子5からの放熱性が向上すると共にセラミックス回路基板Cと放熱板10との間に大きな熱応力が発生することを防止することができる。

[0031]

## 【発明の効果】

以上説明したように、この発明によれば、未焼結のSiC粉体を充填した金型内でA1あるいはSi含有A1合金の溶湯を鋳造するので、優れた熱伝導率を有しながらも熱膨張係数の小さな低膨張材料を容易に且つ低コストで製造することができる。

また、この発明に係る半導体装置は、上記の低膨張材料から形成された基板、 ヒートスプレッダあるいは放熱板を有するため、半導体装置内で発生する熱応力 が緩和されると共に半導体装置からの放熱性に優れ、信頼性が向上する。

#### 【図面の簡単な説明】

- 【図1】 この発明の実施の形態1における実施例1で製造された低膨張材料の顕微鏡写真である。
- 【図2】 実施の形態1における実施例1で製造された他の低膨張材料の顕微鏡写真である。
- 【図3】 実施例1におけるA1材のSi含有率に対する低膨張材料の熱膨 張係数の関係を示すグラフである。
  - 【図4】 A1-Siの平衡状態図である。
- 【図5】 実施例2におけるSiC粉体の体積率に対する低膨張材料の熱膨 張係数の関係を示すグラフである。
- 【図6】 この発明の実施の形態2に係る半導体装置の構成を示す断面図である。
- 【図7】 実施の形態2の変形例に係る半導体装置の構成を示す断面図である。
  - 【図8】 実施の形態2の他の変形例に係る半導体装置の構成を示す断面図

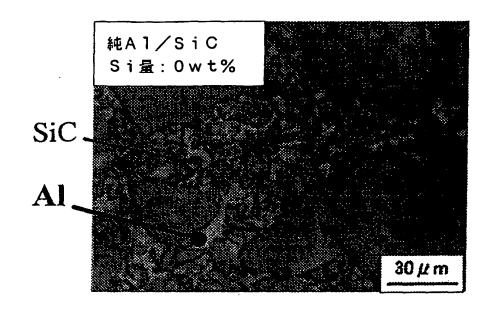
である。

【図9】 従来の半導体装置の構成を示す断面図である。

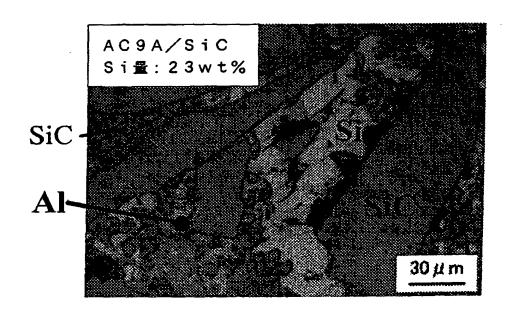
【符号の説明】

2 絶縁層、3 配線層、4,11 はんだ、5 半導体素子、6,12 基板、7 ヒートスプレッダ、8 低温はんだ、9 高温はんだ、10 放熱板、13,14 A1配線層、A A1回路基板、B A1/SiC回路基板、C セラミックス回路基板。

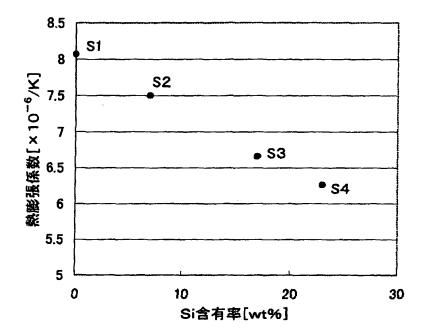
【書類名】図面【図1】



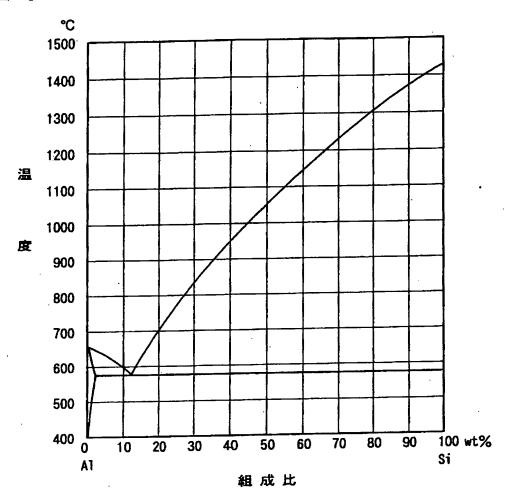
【図2】



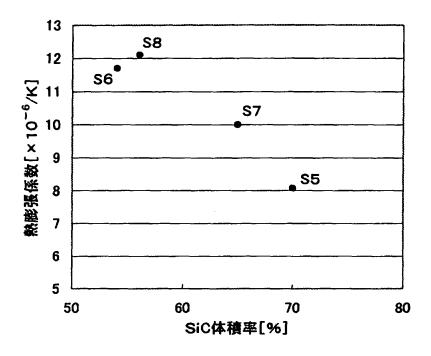
# 【図3】



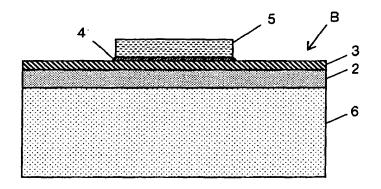
# 【図4】



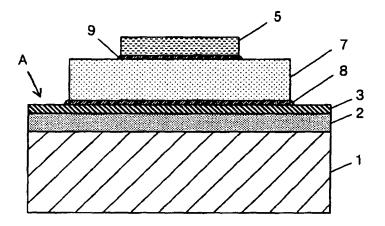
# 【図5】



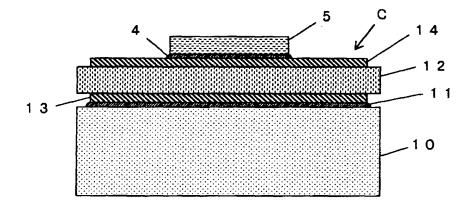
# 【図6】



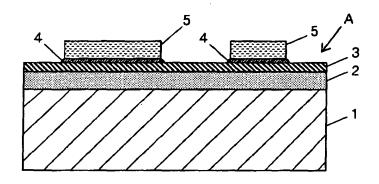
【図7】



[図8]



【図9】



【書類名】

要約書

【要約】

【課題】 この発明は、優れた熱伝導率を有しながらも熱膨張係数の小さな低膨 張材料を容易に且つ低コストで得ることができる低膨張材料の製造方法を提供す ることを課題とする。

【解決手段】 金型の内部に未焼結のSiC粉体を充填し、この金型にAlあるいはSiを含有するAl合金の溶湯を注入して高圧鋳造する。SiC粉末及び鋳造時に析出したSiの存在により熱膨張係数の小さな低膨張材料が製造される。SiC粉体の間に溶浸したAlによって伝熱経路が形成され、高い熱伝導率が得られる。

【選択図】

図 1

# 認定・付加情報

特許出願の番号 特願2003-131402

受付番号 50300768496

書類名特許願

担当官 第五担当上席 0094

作成日 平成15年 5月14日

<認定情報・付加情報>

【特許出願人】

【識別番号】 000003218

【住所又は居所】 愛知県刈谷市豊田町2丁目1番地

【氏名又は名称】 株式会社豊田自動織機

【代理人】 申請人

【識別番号】 100057874

【住所又は居所】 東京都千代田区丸の内3丁目1番1号 国際ビル

ディング 8階 曾我特許事務所

【氏名又は名称】 曾我 道照

【選任した代理人】

【識別番号】 100110423

【住所又は居所】 東京都千代田区丸の内3丁目1番1号 国際ビル

ディング8階 曾我特許事務所

【氏名又は名称】 曾我 道治

【選任した代理人】

【識別番号】 100084010

【住所又は居所】 東京都千代田区丸の内3丁目1番1号 国際ビル

ディング8階 曾我特許事務所

【氏名又は名称】 古川 秀利

【選任した代理人】

【識別番号】 100094695

【住所又は居所】 東京都千代田区丸の内3丁目1番1号 国際ビル

ディング8階 曾我特許事務所

【氏名又は名称】 鈴木 憲七

【選任した代理人】

【識別番号】 100111648

【住所又は居所】 東京都千代田区丸の内3丁目1番1号 国際ビル

ディング8階 曾我特許事務所

次頁有

# 認定・付加情報(続き)

【氏名又は名称】 梶並 順

【選任した代理人】

【識別番号】 100117776

【住所又は居所】 東京都千代田区丸の内3丁目1番1号 国際ビル

ディング8階 曾我特許事務所

【氏名又は名称】 武井 義一

# 出願人履歴情報

識別番号

[000003218]

1. 変更年月日 2001年 8月 1日

[変更理由] 名称変更

住 所 愛知県刈谷市豊田町2丁目1番地

氏 名 株式会社豊田自動織機